



## Repaso de algunos conceptos

1. ¿Presenta alguna ventaja comparativa tener datos con formatos fijos dentro de una computadora? De ser así descríbala.
2. ¿Cuáles son los registros más relevantes en un microprocesador, y por qué?
3. ¿Se podría procesar instrucciones sin Registro de Estado? Justifique su respuesta.
4. Justifique la necesidad de emplear una memoria de naturaleza electrónica como almacenamiento de datos e instrucciones: RAM?
5. ¿De qué forma se utilizan los siguientes registros internos CS, SS, DS, ES?
6. ¿Qué es un mapa de direcciones, y cuál es su utilidad?
7. ¿Qué utilidad brinda el uso de decodificadores en un circuito electrónico?
8. ¿Qué funciones cumple la Unidad de Control, y cómo realiza el proceso de decodificación?
9. ¿Qué diferencia existe entre una Lógica de Control Cableada de una de Control Programada? Explique qué ventajas o desventajas aporta cada una de ellas.
10. ¿Qué permite el uso del diagrama de Veitch Karnaugh tanto en el algebra como en diseño de circuitos? ¿Y el teorema de De Morgan?
11. Defina circuito secuencial y circuito combinacional.
12. ¿Qué entiende por máquina de estado?
13. ¿Qué consecuencias produjo el uso de circuitos secuenciales en un circuito electrónico. De ejemplos de su empleo.
14. Describa el funcionamiento de un flip flop D y uno T en un ejemplo.
15. Describa en que consiste un biestable sincrónico “maestro - esclavo”. ¿Por qué se lo usa?

## Preguntas guías

1. ¿Qué entiende por registro, y qué es un registro de desplazamiento?
2. ¿Qué tipo de registros de desplazamiento existen, descríbalos? ¿Cuáles son los usos que se le puede dar a un registro de desplazamiento?
3. ¿Qué es un contador digital? ¿Qué entiende por módulo de un contador?
4. ¿Qué diferencia a un contador sincrónico de uno asincrónico?
5. ¿Cómo logra obtener la secuencia de salida un registro contador de programa? ¿El registro de direcciones que se vincula al Bus de Direcciones hace lo mismo, o cómo lo hace?



6. ¿Qué cambios introduce Von Neumann en el funcionamiento de una computadora digital?
7. ¿Qué es una memoria cache? ¿Qué ventajas puede introducir su uso en una arquitectura de computadoras?
8. ¿Qué tipo de memoria RAM es la memoria cache? Describa su funcionamiento en R/W
9. ¿Cuántos niveles de cache puedo llegar a encontrar en una computadora, y dónde están?
10. ¿Qué entiende por cache unificada y qué por cache partida? Indique si presentan ventajas.
11. ¿Qué tipo de correspondencia puedo establecer entre el cache y la memoria RAM principal?
12. Describa el funcionamiento de la correspondencia Directa. Indique ventajas y desventajas.
13. Describa el funcionamiento de la asociativa total. Indique ventajas y desventajas.
14. Describa el funcionamiento de la asociativa por Conjunto. Indique ventajas y desventajas.
15. Describa el método de actualización Write Through y Write Back. Indique para cada caso si presenta ventajas o desventajas, descríbalas si correspondiera.
16. ¿Qué función cumple la MMU, como dispositivo electrónico en una computadora?
17. ¿Qué ventaja introduce el empleo de una MMU en el manejo de memoria? ¿Cómo funcionaría una computadora que no tuviera la MMU?
18. ¿Dónde se puede ubicar a la MMU físicamente en el Motherboard?
19. ¿El uso del Firmware en circuitos con componentes electrónicos qué ventajas brinda?
20. ¿Qué ventaja aportó la incorporación del BIOS a la Motherboard de una PC?
21. ¿Qué significa POST, cuándo se realiza y en qué consiste?
22. ¿Qué entiende por construcción del Vector de Interrupciones?
23. ¿Qué función cumple el Setup y dónde se encuentra físicamente?
24. ¿Cuál es la función de la memoria CMOS en el arranque, qué ventaja introdujo su uso?
25. ¿Cuál es la tarea que tiene a cargo la etapa de carga del sistema operativo dentro de las rutinas del arranque?
26. ¿Qué es un bus, qué soporte físico puede tener en una computadora?
27. ¿Cómo se clasifican los buses de una computadora, cuál es el sentido de flujo de cada uno?
28. ¿Qué se entiende por multiplexación en el tiempo, y para qué se los puede usar?
29. ¿Qué entiende por ancho de banda digital de un canal de comunicación?
30. ¿Qué entiende por ancho de banda de un canal de comunicación?
31. ¿Cuál sería la tarea de un árbitro electrónico en la topología de bus?



32. Indique cómo funciona un PCI con control centralizado y descentralizado.
33. ¿Qué función cumplen los dispositivos de Entrada, Salida, y E/S ? ¿Por qué son necesarios?
34. Describa cómo sería un proceso de conversión analógico digital, y qué errores se producen cuando se efectúa dicho proceso. ¿Cómo se puede reducir los errores y que costo tiene?
35. ¿Por qué se necesita que los canales sean inteligentes?
36. Qué ventajas o desventajas introduce el empleo del DMA en un computadora?
37. ¿Cómo funcionan los registros internos de un DMA cuando realiza una transferencia directa?
38. ¿En una computadora de escritorio a que se denomina Chipset?
39. Describa las funciones asociadas al Puente Sur y al Puente Norte.
40. ¿Qué ventajas puede brindar el separar las funciones de administración de recursos en 2 puentes?
  
41. ¿Cuál es la estructura interna de la superficie magnetizable de un disco rígido?
42. ¿Qué entiende por formato de alto y bajo nivel de un disco rígido?
43. ¿Qué tiempos tienen lugar en la recuperación de datos dentro de un disco rígido, desde que se da la orden hasta que el dato está disponible?
44. ¿Por qué el interleave era un valor relevante, y qué buscaba reducir cuando se le daba valor mayor a 1? ¿Qué sucede en la actualidad con dicho valor?
45. ¿Qué significa la palabra RAID?
46. ¿Qué procedimiento previo se debe hacer con un archivo que se graba en un RAID?
47. ¿Qué ventajas y desventajas presenta el empleo de RAID?
48. ¿Todos los RAID tienen capacidad de recuperar datos perdidos? Justifique su respuesta
49. En el caso de utilizar un arreglo de discos redundantes en un servidor informático, ¿de qué clase deberían ser los discos? Justifique su respuesta.
50. ¿Qué se entiende por paridad en un RAID, para que se la utiliza?
51. Describa RAID 1+0, RAID 3 y RAID 5.
  
52. Definir qué se entiende por interrupción en una computadora?
53. ¿Por qué es ventajoso usar un sistema basado en interrupciones?
54. ¿Qué ventajas introducen el uso de las interrupciones lógicas?
55. ¿Qué función cumple el vector de interrupciones cuando se produce una interrupción? ¿Sería posible atender un pedido de servicio sin V I, si fuera así que inconveniente traería?



56. Determinar la diferencia entre las interrupciones enmascarables y la no enmascarables. Indicar ventajas y desventajas de cada una desde el punto de vista lógico y físico.
57. Describir el funcionamiento de los registros del microprocesador cuando se produce una interrupción del programa en ejecución, indicar que valores son almacenados y cómo trabaja el Stack Pointer. ¿En qué lugar se debería construir el stack para su seguridad?
58. Dado las limitaciones físicas que presenta un microprocesador en la cantidad de entradas de interrupciones, que ventajas le aporta el uso de un controlador (administrador) de interrupciones, indique ventajas y desventajas.
  
59. Describa los distintos modos de direccionamiento de un procesador, indique que se debe tener en cuenta para identificarlos. ¿Qué sucede cuando reduzco la cantidad de estos modos en un micro?
60. ¿Cuál es el objetivo de una arquitectura con estructura de pipeline?
61. ¿Qué se entiende como profundidad del pipeline?
62. ¿Es posible alcanzar el máximo de procesamiento en una arquitectura con pipeline? Justifique su respuesta
63. ¿Qué solución aporta el compilador cuando codifica una instrucción del tipo NOP en una arquitectura con pipeline?
64. ¿Un procesador RISC tiene más o menos registros internos que un procesador CISC?
65. ¿Un procesador RISC tiene más o menos instrucciones que un procesador CISC?
66. ¿Qué diferencia existen entre las instrucciones de un RISC respecto de las de un CISC? ¿Tiene alguna ventaja ese formato?
  
67. ¿Para un Equipamiento Servidor, cuál es la ventaja de un backplane pasivo y no un Motherboard?
68. ¿Cómo puedo justificar el uso de fuentes de alimentación redundantes hot swap?
69. ¿Cómo debería pensar el equipamiento informático al momento de su especificación técnica?
70. ¿De qué me valgo para comparar plataformas de distintos proveedores? Estos estimadores cómo puedo clasificarlos.
  
71. ¿Qué diferencia a un microprocesador con Hardcore de uno con Softcore?
72. ¿Qué entiende por Arquitectura Dinámica?



73. Describa los componentes que constituyen una FPGA?
74. ¿Qué función cumple una Look Up Table, para qué se podría utilizar?
75. ¿Cuál es el lenguaje que se utiliza para diseñar dentro de la FPGA un circuito? ¿Qué herramientas se pueden utilizar para el diseño y simulación?
76. En una definición de hardware con VHDL ¿qué partes conforman el cuerpo del código fuente?
77. ¿Cuál es la necesidad de un microprocesador asimétrico?
78. ¿Qué entiende por código de máquina, indicar si cada procesador presenta un código diferente?
79. ¿Qué ventajas introdujo usar lenguajes de alto nivel para codificar Sistema Operativos?  
¿Introdujo alguna desventaja? Si es así ¿Cuál?
80. ¿Qué diferencia existe entre una arquitectura Von Neumann y una Harvard?
81. ¿Dónde se mapean los registros internos de cada una de las Arquitecturas?
82. ¿Por qué una Harvard puede llegar a funcionar más rápido?
83. ¿Qué profundidad de pipeline tiene el microcontrolador PIC? Justifique su respuesta.
84. En el caso de programar un microcontrolador PIC, ¿qué imperativos debería contener el código fuente, para definir las características del micro a utilizar, para configurar el tipo de puerto deseado y su modo de operación? ¿Qué herramientas se pueden utilizar para el diseño y simulación?
85. ¿Qué se entiende por Arquitectura Harvard extendida, dónde se encuentra en los chips actuales?